

## Plan

- 1 Interruptions matérielles et logicielles, internes et externes. Vecteurs d'interruption
- 2 Les Timers
- 3 Timer et PWM
- 4 Programmation avec les machines à états

## Journée 3

### Systèmes embarqués, développement sur la plateforme Arduino

Dr. Ing. Chiheb Ameer ABID

Contact : [chiheb.abid@gmail.com](mailto:chiheb.abid@gmail.com)

Janvier 2020

## L'intérêt des interruptions

## L'intérêt des interruptions

## Comment vérifier une condition/événement ?

Par exemple, on se propose de vérifier qu'une broche d'entrée prends la valeur 1 !?

- 1 Attente active

```
for(;;) {
  while (digitalRead(broche)==0);
  Action ;
  Action 1;
  Action 2;
  Action 3;}

```

- ✗ Le processeur est bloqué sur la vérification de l'évènement

## Comment vérifier une condition/événement ?

Par exemple, on se propose de vérifier qu'une broche d'entrée prends la valeur 1 !?

- 2 Lecture par scrutation (Polling)

```
for(;;) {
  Action 1;
  Action 2;
  if (digitalRead(broche)) Action();
  Action 3; }

```

- ✓ Simple à mettre en oeuvre
- ✗ Il est possible de louper certains événements
- ✗ Consomme du temps processeur

## L'intérêt des interruptions

## Les interruptions externes/internes

### Comment vérifier une condition/événement ?

Par exemple, on se propose de vérifier qu'une broche d'entrée prends la valeur

#### Les interruptions

```
for(;;) {
  Action 1;
  Action 2;
  Action 3;
  ISR() {
  Action; }
}
```

- ✓ La fonction ISR est appelée à chaque demande d'interruption (IRQ)
- ✓ La charge de vérification du changement de la valeur est déléguée au contrôleur d'interruptions

### Les interruptions internes

- Elles sont souvent appelées **exceptions**. Elles surviennent lors d'une erreur d'exécution du programme (overflow, watchdog, Timer, adressage, etc.)

### Les interruptions externes

- Elles concernent essentiellement les demandes de service des périphériques. Elles arrivent de manière asynchrone avec les instructions en cours d'exécution.

## Vecteurs d'interruptions

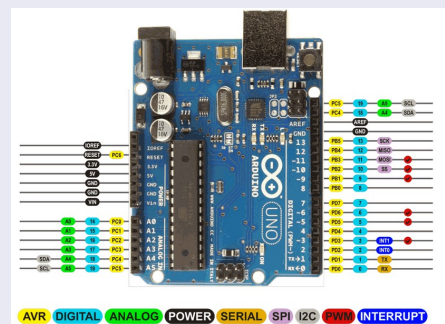
## Les interruptions avec Arduino

### Vecteurs d'interruptions

- Plusieurs sources d'interruptions ? : quelle ISR exécuter ? Où peut-on trouver l'adresse de l'ISR adéquate ?
- Deux interruptions se produisent en même temps : laquelle exécutée ?
- Pour une source d'interruption, un vecteur d'interruption précise l'adresse de son ISR
- Les vecteurs d'interruptions sont rangés dans une table
- L'ordre d'apparence dans des vecteurs d'interruptions dans la table précise les priorités

#### Z Les vecteurs d'interruptions

### Les entrées sorties de l'Arduino Uno



## Les interruptions avec Arduino

Table des vecteurs d'interruptions de l'Arduino Uno (1/2)

Numéro	Adresse	Source	Définition de l'interruption
1	0x0000	RESET	External Pin, Poweron Reset, Brownout Reset and Watchdog System Reset
2	0x0002	INT0	External Interrupt Request 0
3	0x0004	INT1	External Interrupt Request 1
4	0x0006	PCINT0	Pin Change Interrupt Request 0
5	0x0008	PCINT1	Pin Change Interrupt Request 1
6	0x000A	PCINT2	Pin Change Interrupt Request 2
7	0x000C	WDT	Watchdog Timeout Interrupt
8	0x000E	TIMER2 COMPA	Timer/Counter2 Compare Match A
9	0x0010	TIMER2 COMPB	Timer/Counter2 Compare Match B
10	0x0012	TIMER2 OVF	Timer/Counter2 Overflow
11	0x0014	TIMER1 CAPT	Timer/Counter1 Capture Event
12	0x0016	TIMER1 COMPA	Timer/Counter1 Compare Match A
13	0x0018	TIMER1 COMPB	Timer/Counter1 Compare Match B

## Les interruptions avec Arduino

Table des vecteurs d'interruptions de l'Arduino Uno (2/2)

Numéro	Adresse	Source	Définition de l'interruption
14	0x001A	TIMER1 OVF	Timer/Counter1 Overflow
15	0x001C	TIMER0 COMPA	Timer/Counter0 Compare Match A
16	0x001E	TIMER0 COMPB	Timer/Counter0 Compare Match B
17	0x0020	TIMER0 OVF	Timer/Counter0 Overflow
18	0x0022	SPI, STC	SPI Serial Transfer Complete
19	0x0024	USART, RX	USART Rx Complete
20	0x0026	USART, UDRE	USART, Data Register Empty
21	0x0028	USART, TX	USART Tx Complete
22	0x002A	ADC	ADC Conversion Complete
23	0x002C	EE READY	EEPROM Ready
24	0x002E	ANALOG COMP	Analog Comparator
25	0x0030	TWI	2-wire Serial Interface
26	0x0032	SPM READY	Store Program Memory Ready

## Les interruptions avec Arduino

**Les interruptions externes**

- Elle permettent de déclencher une séquence de code lors d'un signal électrique sur une des broches d'entrée du micro-contrôleur
- Arduino Uno peut gérer jusqu'à 5 interruptions externes
  - INT0 sur la broche PD2 et INT1 sur la broche PD3
  - Les interruptions PCINT0, PCINT1 et PCINT2 s'appliquent respectivement aux ports B, C et D
  - Les broches PD2 et PD3 peuvent être gérées individuellement par INT0 et INT1, ou par PCIE2 au niveau du port D

## Les interruptions avec Arduino

**Registre de contrôle**

Le registre SREG (Status Register) permet d'activer/désactiver la gestion des interruptions

- I → 1 : Activer la gestion des interruptions. L'activation peut s'effectuer en utilisant la fonction `sei()`
- I → 0 : désactiver toutes les interruptions. La désactivation peut s'effectuer en utilisant la fonction `cli()`
- Dès qu'une interruption se déclenche, elle met automatiquement le bit I à 0 bloquant ainsi la possibilité d'avoir plusieurs interruptions simultanées. Une fois l'interruption est gérée, le bit I est systématiquement repositionné à 1.

Gestion des interruptions externes

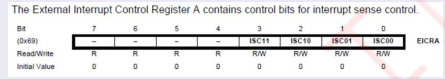
**Vecteur d'interruptions**

Les vecteurs d'interruptions associées aux interruptions externes

Numéro	Adresse	Source	Définition de l'interruption
2	0x0002	INT0	External Interrupt Request 0
3	0x0004	INT1	External Interrupt Request 1
4	0x0006	PCINT0	Pin Change Interrupt Request 0
5	0x0008	PCINT1	Pin Change Interrupt Request 1
6	0x000A	PCINT2	Pin Change Interrupt Request 2

Gestion des interruptions INT0 et INT1

Le registre EICRA (External Interrupt Control Register A) permet de spécifier le mode de déclenchement d'une interruption



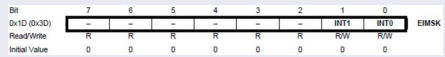
Les bits ISC0x sont associés à INT0, et les bits ISC1x sont associés à INT1

ISC11 (ISC01)	ISC10 (ISC00)	Description
0	0	Déclenchement sur un niveau bas
0	1	Déclenchement sur changement de niveau
1	0	Déclenchement sur front descendant
1	1	Déclenchement sur front montant

Gestion des interruptions externes

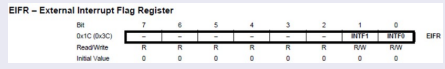
Gestion des interruptions INT0 et INT1

Le registre EIMSK (External Interrupt Mask Register) permet d'activer ou désactiver une interruption



INTx → 1 : l'interruption est activée  
INTx → 0 : l'interruption est désactivée

Le registre EIFR (External Interrupt Flag Register) indique si une interruption s'est produite



INTFx → 1 : une interruption de type INTx s'est produite  
INTFx → 0 : pas d'interruption de type INTx

Activer/Désactiver la gestion des interruptions

- Activer la gestion des interruptions `sei ()`
- Désactiver la gestion des interruptions `cli ()`

Spécifier l'ISR

L'ISR pour une interruption est spécifiée à travers la macro `ISR (NOMINTERRUPTION_vect)`

Gestion des interruptions externes

Gestion des interruptions externes

**Bibliothèque Wiring**

- On utilise la fonction `attachInterrupt` qui permet de spécifier l'ISR pour une interruption externe

```
void attachInterrupt (digitalPinToInterrupt (pin), ISR, mode)
```

- Z** `pin` spécifie la broche sur laquelle l'évènement est produit
- Z** `ISR` la fonction ISR à exécuter
- Z** `mode` sélectionne l'évènement induisant une demande d'interruption `LOW,HIGH, RISING` ou `FALLING`

- La fonction `detachInterrupt (digitalPinToInterrupt (pin))` permet de désactiver la gestion des interruptions pour la broche spécifiée

**Avertissement**

Les variables modifiées dans des routines ISR doivent être déclarées avec la directive `volatile`

**Mise en application : objectif**

- On se propose d'utiliser l'interruption `INT0` pour inverser l'état d'une diode LED à chaque appui sur un bouton poussoir. En parallèle, une deuxième diode LED change d'état à chaque seconde.
- On se propose de réaliser deux versions
  - En utilisant les registres
  - En utilisant les fonctions de la bibliothèque `Wiring`

Gestion des interruptions externes

Gestion des interruptions externes

**Les interruptions PCIE0, PCIE1 et PCIE2**

- Les interruptions `PCIE0`, `PCIE1` et `PCIE2` sont produites sur un changement d'état respectivement sur les broches des ports B, C et D
- Il est possible de configurer les broches dont le changement d'état produit ou non une interruption

**Gestion des interruptions PCIE0, PCIE1 et PCIE2**

- Le registre `PCICR` (Pin Change Interrupt Control Register) permet d'activer ou désactiver une interruption

**PCICR – Pin Change Interrupt Control Register**

Bit	7	6	5	4	3	2	1	0
(0x4B)	PCIE2		PCIE1		PCIE0		PCICR	
Read/Write	R	R	R	R	R	R/W	R/W	R/W
Initial Value	0	0	0	0	0	0	0	0

- Z** `PCIEx` → 1 : l'interruption est activée
- Z** `PCIEx` → 0 : l'interruption est désactivée

**Gestion des interruptions PCIE0, PCIE1 et PCIE2**

- Le registre `PCMSKx` (Pin Change MaSK) permet d'activer ou désactiver une interruption

**PCMSK0 – Pin Change Mask Register 0**

Bit	7	6	5	4	3	2	1	0
(0x4B)	PCINT4		PCINT3		PCINT2		PCMSK0	
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Initial Value	0	0	0	0	0	0	0	0

**PCMSK1 – Pin Change Mask Register 1**

Bit	7	6	5	4	3	2	1	0
(0x4C)	PCINT4		PCINT3		PCINT2		PCMSK1	
Read/Write	R	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Initial Value	0	0	0	0	0	0	0	0

**PCMSK2 – Pin Change Mask Register 2**

Bit	7	6	5	4	3	2	1	0
(0x4D)	PCINT3		PCINT2		PCINT1		PCMSK2	
Read/Write	R/W	R/W	R/W	R/W	R/W	R/W	R/W	R/W
Initial Value	0	0	0	0	0	0	0	0

- Z** `PCINTy` ← 1 : le changement d'état de la broche `y` produit une interruption
- Z** `PCINTy` ← 0 : le changement d'état de la broche `y` ne produit pas une interruption

## Gestion des interruptions externes

## Plan

### Gestion des interruptions PCIE0, PCIE1 et PCIE2

- ↳ Le registre PCIFR (Pin Change Interrupt Flag Register) indique si une interruption de type PCIE<sub>x</sub> s'est produite

PCIFR - Pin Change Interrupt Flag Register									
Bit	7	6	5	4	3	2	1	0	
Direction	0	0	0	0	0	0	0	0	PCIFR
Initial Value	0	0	0	0	0	0	0	0	0

Z PCIF<sub>x</sub> ← 1 : une interruption PCIE<sub>x</sub> s'est produite

### Exemple

On souhaite qu'un changement d'état sur la broche PB2 conduise à une interruption

- ↳ L'interruption à produire est de type PCIE0
- ① SREG (7) ← 1 : activer la gestion des IT
- ② PCICR (0) ← 1 : activer la production de l'interruption PCIE0
- ③ PCMSK0 (2) = PCINT2 ← 1 : le changement d'état sur la broche PB2 est pris en compte

- 1 Interruptions matérielles et logicielles, internes et externes. Vecteurs d'interruption
- 2 Les Timers
- 3 Timer et PWM
- 4 Programmation avec les machines à états

## Les timers

## Les timers

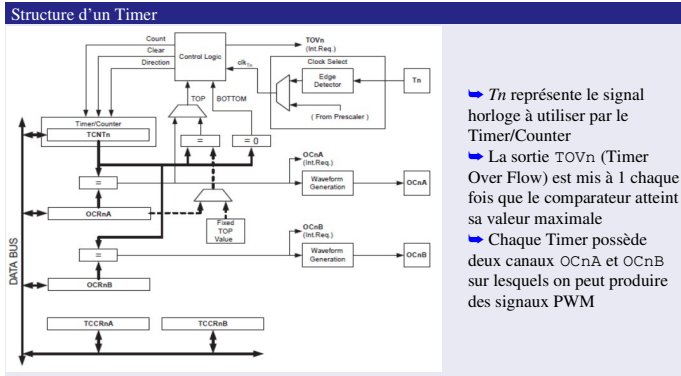
### Qu'est-ce qu'un Timer ?

- ↳ Un timer est un circuit matériel qui modélise un compteur dont le modulo et la période sont reconfigurables
- ↳ Un timer est généralement utilisé pour les fonctions suivantes
  - Z Fonction Temporisateur
  - Z Fonction Compteur d'évènements
  - Z Génération de signaux périodiques (tel que PWM)

### Les timers de la carte Arduino Uno

- ↳ La carte Arduino Uno possède trois timers
  - ① Timer 0 : timer 8 bits  
Utilisé par les fonctions `delay()`, `millis()` et `micros()`
  - ② Timer 1 : Timer 16 bits  
Utilisé par la librairie `Servo`
  - ③ Timer 2 : timer 8 bits  
Utilisé par la bibliothèque `tone`
- ↳ Les trois Timers fonctionnent en utilisant le signal horloge de la carte, à savoir avec une fréquence de **16 Mhz**

Structure d'un Timer

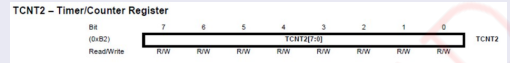


- Tn représente le signal horloge à utiliser par le Timer/Counter
- La sortie TOVn (Timer Over Flow) est mis à 1 chaque fois que le comparateur atteint sa valeur maximale
- Chaque Timer possède deux canaux OCnA et OCnB sur lesquels on peut produire des signaux PWM

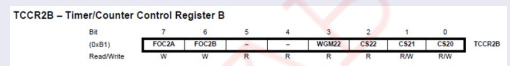
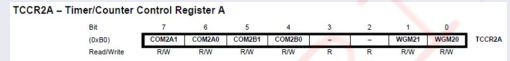
Structures des registres des Timers (0 et 2)

Les principaux registres des timers

→ TCNTx - Timer/Counter Register : valeur courante du compteur



→ TCCRxA/B - Timer/Counter Configuration Register : registres de reconfiguration



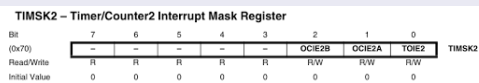
- CSx[2:0] spécifie le diviseur de fréquence à utiliser (001 → 1, 010 → 8, 011 → 32, 100 → 64, 101 → 128, 110 → 256, 111 → 1024)
- WGM[2:0] spécifie le mode de fonctionnement de compteur
- COMxA[2:0] (resp. COMxB[2::0]) spécifie le comportement des sorties OCxA (resp. OCxB)

Structures des registres des Timers (0 et 2)

Fonctionnement des Timers

Les principaux registres des timers

- OCRxA/B - Output Compare Register : valeur de comparaison
- TIMSKx - Timer Interrupt MaSK : activation/désactivation des ITs



- Z OCIExB ← 1 : générer une interruption lorsque TCNTx=OCRxB
- Z OCIExA ← 1 : générer une interruption lorsque TCNTx=OCRxA
- Z TOIEx ← 1 : générer une interruption lorsque TCNTx atteint sa valeur maximale

Fonction temporisateur : mesurer une durée

- 1 La fréquence de fonctionnement est fixer à travers la fréquence d'horloge utilisé et un pré-diviseur de fréquence (prescaler)
- 2 Initialiser les registres du Timer en fixant une valeur à atteindre par le compteur
- 3 Attendre l'activation de TOV (Timer Overflow interrupt flag) : la valeur du compteur est égale à la valeur fournie
- 4 On prend une décision : e.g. on ne repart pas de 0 mais d'une autre valeur => temps plus court pour arriver à 255.
- 5 Remettre à zéro TOV
- 6 Réinitialiser TCNT pour la durée voulue

Mise en application : utilisation d'un Timer

**Objectif**  
On se propose de clignoter la LED intégrée à la carte Arduino (connectée via la broche 13) à chaque seconde en utilisant le Timer 2.

**Déterminer les paramètres du Timer**

- Quel est le diviseur de fréquence le plus adéquat ?

Mise en application : utilisation d'un Timer

**Objectif**  
On se propose de clignoter la LED intégrée à la carte Arduino (connectée via la broche 13) à chaque seconde en utilisant le Timer 2.

**Déterminer les paramètres du Timer**

- Quel est le diviseur de fréquence le plus adéquat ?  
Le plus grand diviseur autrement dit 1024
- Comment spécifier ce diviseur ?

Mise en application : utilisation d'un Timer

```

Sketch
1 volatile unsigned char cpt=0; // compteur d'IT
2 // Fonction de traitement IT 10 = Timer 2 OverFlow
3 ISR(TIMER2_OVF_vect) {
4     cpt++;
5     if(cpt==61) {
6         PORTB ^= (1<<PORTB5);
7         cpt=0;
8     }
9 void setup() {
10    // Mode Normal ; Prescaler 1024 (Clock/1024)
11    TCCR2A=0; TCCR2B=B111;
12    // IT Timer2 Over Flow Active
13    TIMSK2=0x01;
14    DDRB |= 0b100000; // PB5 en sortie
15    PORTB &= ~(1<<PORTB5); // PORTB.5 <-0
16    // Activation des IT (SREG.7=1)
17    sei();
18
19 void loop() { //aucun traitement }
    
```

Mise en application : utilisation d'un Timer (1/2)

```

Sketch d'implémentation de la fonction delay_ms()
1 volatile unsigned int val_g,cpt=0;
2 volatile bool mutex=false;
3
4 ISR(TIMER2_OVF_vect) {
5     cpt++;
6     if(cpt==(8*val_g)) {
7         cpt=0;
8         mutex=true;
9     }
10 }
11 void delay_ms(int duree) {
12     TIMSK2|=0b1;
13     val_g=duree;
14     while (mutex==false);
15     TIMSK2^=0b1;
16     mutex=false;
17 }
    
```



Mise en application : utilisation d'un Timer (2/2)

Plan

Sketch d'implémentation de la fonction delay\_ms()

```

1 void setup() {
2   Serial.begin(9600);
3   TCCR2A=0; TCCR2B=0b010;
4   sei();
5 }
6
7 void loop() {
8   Serial.println("Message");
9   delay_ms(100);
10 }
    
```

- 1 Interruptions matérielles et logicielles, internes et externes. Vecteurs d'interruption
- 2 Les Timers
- 3 **Timer et PWM**
- 4 Programmation avec les machines à états

Timer et PWM

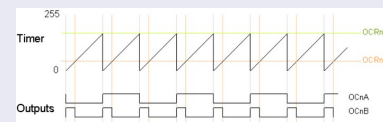
Timer et PWM

Timer et PWM

- Les Timers sont utilisés pour générer les signaux PWM en utilisant la fonction analogWrite()
  - Z Timer 0 → broches 5 (PD5 - OC0B) et 6 (PD6 - OC0A)
  - Z Timer 1 → broches 9 (PB1 - OC1A) et 10 (PB2 - OC1B)
  - Z Timer 2 → broches 3 (PD3 - OC2B) et 11 (PB3 - OC2A)
- ⚠ Ces broches PWM sont connectées aux sorties des Timers OCxA et OCxB
- L'utilisation directe des Timers pour générer un signal PWM
  - Z Meilleur contrôle de la résolution du rapport cyclique en utilisant le Timer 1
  - Z Changer la fréquence de génération du signal PWM

Modes de fonctionnement des timers pour les signaux PWM

1 Fast PWM



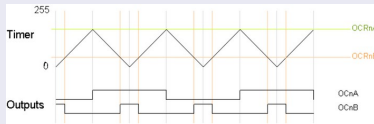
- Z WGM[2:0] ← 011, COMxA ← 01 (Toggle on compare match) et COMxB ← 10 (Clear on compare match, Set on bottom)

Timer et PWM

Structures des registres du Timer 1

Modes de fonctionnement des timers pour les signaux PWM

Phase correct PWM



Z WGM[2:0] ← 001, COMxA ← 01 (Toggle on compare match) et COMxB ← 10 (Clear on compare match, Set on bottom)

Les principaux registres du Timer 1

- TCNT1 : valeur courante du compteur sur 16 bits  
TCNT1H et TCNT1L constituent le registre symbolique TCNT1
- Les registres OCR1A et OCR1B sont sur 16 bits
- ICR1 (Input Compare Register) : peut être utilisé pour définir la valeur maximale à atteindre par le compteur TCNT1
- TIMSK1 - Timer Interrupt MaSK : activation/désactivation des ITs

TIMSK1 – Timer/Counter1 Interrupt Mask Register

Bit	7	6	5	4	3	2	1	0
(b:0F)	-	-	ICIE1	-	-	OCIE1B	OCIE1A	TOIE1
Read/Write	R	R	R/W	R	R	R/W	R/W	R/W

- Z OCIE1B ← 1 : générer une interruption lorsque TCNT1=OCR1B
- Z OCIE1A ← 1 : générer une interruption lorsque TCNT1=OCR1A
- Z TOIE1 ← 1 : générer une interruption lorsque TCNT1 atteint sa valeur maximale
- Z ICIE1 ← 1 : générer une interruption lorsque TCNT1=ICR1

Structures des registres du Timer 1

Structures des registres du Timer 1

Les principaux registres du Timer 1

La structure des registres de contrôle TCCR1A et TCCR1B

TCCR1A – Timer/Counter1 Control Register A

Bit	7	6	5	4	3	2	1	0
(b:02)	COM1A1	COM1A0	COM1B1	COM1B0	-	WGM11	WGM10	
Read/Write	R/W	R/W	R/W	R/W	R	R	R/W	R/W

TCCR1B – Timer/Counter1 Control Register B

Bit	7	6	5	4	3	2	1	0
(b:01)	ICNC1	ICES1	-	WGM13	WGM12	CS12	CS11	CS10
Read/Write	R/W	R/W	R	R/W	R/W	R/W	R/W	R/W

Sélection de diviseur de fréquence

CS12	CS11	CS10	Description
0	0	0	No clock source (Timer/Counter stopped).
0	0	1	clk <sub>cpu</sub> /1 (No prescaling)
0	1	0	clk <sub>cpu</sub> /8 (From prescaler)
0	1	1	clk <sub>cpu</sub> /64 (From prescaler)
1	0	0	clk <sub>cpu</sub> /256 (From prescaler)
1	0	1	clk <sub>cpu</sub> /1024 (From prescaler)
1	1	0	External clock source on T1 pin. Clock on falling edge.
1	1	1	External clock source on T1 pin. Clock on rising edge.

Les principaux registres du Timer 1


Modes de génération des signaux de sorties

Mode	WGM13	WGM12 (CTC1)	WGM11 (PWM11)	WGM10 (PWM10)	Timer/Counter Mode of Operation	TOP	Update of OCR1x at	TOV1 Flag Set on
0	0	0	0	0	Normal	0xFFFF	Immediate	MAX
1	0	0	0	1	PWM, Phase Correct, 8-bit	0x00FF	TOP	BOTTOM
2	0	0	1	0	PWM, Phase Correct, 9-bit	0x01FF	TOP	BOTTOM
3	0	0	1	1	PWM, Phase Correct, 10-bit	0x03FF	TOP	BOTTOM
4	0	1	0	0	CTC	OCR1A	Immediate	MAX
5	0	1	0	1	Fast PWM, 8-bit	0x00FF	BOTTOM	TOP
6	0	1	1	0	Fast PWM, 9-bit	0x01FF	BOTTOM	TOP
7	0	1	1	1	Fast PWM, 10-bit	0x03FF	BOTTOM	TOP
8	1	0	0	0	PWM, Phase and Frequency Correct	ICR1	BOTTOM	BOTTOM
9	1	0	0	1	PWM, Phase and Frequency Correct	OCR1A	BOTTOM	BOTTOM
10	1	0	1	0	PWM, Phase Correct	ICR1	TOP	BOTTOM
11	1	0	1	1	PWM, Phase Correct	OCR1A	TOP	BOTTOM
12	1	1	0	0	CTC	ICR1	Immediate	MAX
13	1	1	0	1	(Reserved)	-	-	-
14	1	1	1	0	Fast PWM	ICR1	BOTTOM	TOP
15	1	1	1	1	Fast PWM	OCR1A	BOTTOM	TOP

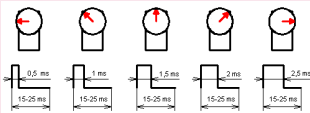
Mise en application

Mise en application : commande d'un servomoteur

- L'objectif est de commander le servomoteur SG90 9 g Micro Servo



- Un servomoteur est un système qui a pour but de produire un mouvement précis en réponse à une commande externe.
- Un servomoteur est asservi en position angulaire à travers un signal PWM




Mise en application

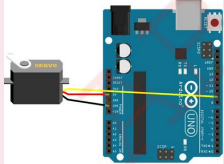
Mise en application : commande d'un servomoteur

- Les connexions d'un servomoteur

PWM=Orange (PWM)  
Vcc=Red (+)  
Ground=Brown (-)



- Montage



Mise en application

Mise en application : commande d'un servomoteur

- On utilisera la broche 10 (connectée à OC1B) pour la génération du signal PWM
- Mode de génération des signaux  
WGM[3:0] ← 1110 (Fast PWM avec ICR1 valeur maximale du compteur)
- COM1B ← 10 (Clear on compare match, set on bottom)
- Choix de prescaler CS1 [2:0] ← 010 ⇒  $clk/8$  ⇒ fréquence=2 Mhz
- ICR1 ← 40000 ⇒ fréquence de génération sur OC1B = 50 Hz
- La valeur spécifiée dans OCR1B définit la largeur de la pulsation (entre 1000 et 5000)

TCCR1A – Timer/Counter1 Control Register A

Bit (DnB0)	7	6	5	4	3	2	1	0
Read/Write	COM1A1	COM1A0	COM1B1	COM1B0	-	-	WGM11	WGM10
	0	0	1	0	0	0	1	0

TCCR1B – Timer/Counter1 Control Register B

Bit (DnB1)	7	6	5	4	3	2	1	0
Read/Write	ICNC1	ICES1	-	WGM13	WGM12	CS12	CS11	CS10
	0	0	0	1	1	0	1	0

Mise en application

Mise en application : commande d'un servomoteur

```

1 void setup() {
2     pinMode(10, OUTPUT);
3     TCCR1A = 0b00100010; // Set OC1B; WGM1[1]
4     TCCR1B = 0b00011000; // Set WGM1[2] & WGM1[3]
5     TCNT1 = 0; // clear counter
6     ICR1 = 40000; // count of 40000 for 50 Hz cycle
7     OCR1B = 1000; // initial position
8     TCCR1B |= 0b10; // activate clock
9 }
    
```

Mise en application

Timer et PWM

Mise en application : commande d'un servomoteur

```

1 void loop() {
2   for (uint16_t ii=1050;ii<4800;ii+=10)
3   {
4     OCR1B = ii;
5     delay(50);
6   }
7   delay(2000);
8 }
    
```

La bibliothèque TimerOne

- Cette bibliothèque offre des fonctions pour la génération d'un signal PWM avec Timer1
- Installation de la bibliothèque TimerOne
  - ❶ Aller au Menu Croquis ➡ Inclure une bibliothèque ➡ Gérer les bibliothèques, ou tout simplement par les raccourcis clavier Ctrl+MAJ+I
  - ❷ Dans le champ de recherche Filtrer votre recherche, taper timerone
  - ❸ Cliquer sur le bouton Installer



Timer et PWM

Mise en application

Les fonctions Arduino de Timer1

- void TimerOne::initialize(unsigned long microseconds=1000000) : spécifie la durée en microsecondes de la période du signal à générer
- void TimerOne::pwm(char pin, unsigned int duty) : spécifie le rapport cyclique du signal PWM à générer sur la broche pin  $pin \in \{9, 10\}$  et  $duty \in \{0, \dots, 1023\}$

Mise en application : commande d'un servomoteur

```

1 #include "TimerOne.h"
2 TimerOne t1;
3 void setup() {
4   pinMode(10, OUTPUT);
5   t1.initialize(40000);
6 }
7
8 void loop() {
9   for (int jj=0; jj<180; jj++) {
10    int ii = map(jj, 0, 180, 13, 64);
11    t1.pwm(10, ii);
12    delay(50);
13  }
14 }
    
```

## Plan

- 1 Interruptions matérielles et logicielles, internes et externes. Vecteurs d'interruption
- 2 Les Timers
- 3 Timer et PWM
- 4 Programmation avec les machines à états

## Les machines à états

### Les machines à états

- Un automate fini ou machine à états finis (finite state machine) est un modèle mathématique pour la modélisation de comportement de systèmes numériques
  - Z Son rôle, est de décrire le fonctionnement d'une machine (ou d'un objet) ayant un comportement **séquentiel**
  - Z Modèle graphique
  - Z Utilisé dans de nombreux domaines : conception de programmes informatiques, protocoles de communication, contrôle des processus, analyse linguistique, etc.

## Les machines à états

### Les machines à états

- Dans un système séquentiel, le comportement d'une machine (ou d'un objet) dépend non seulement des événements qu'il reçoit mais aussi de ce qui s'est passé avant ces événements.
  - Z Par exemple, on ne peut pas faire descendre un ascenseur s'il est déjà en bas
  - Z Les machines ayant un fonctionnement séquentiel passent par un nombre de situations (états) limitées et clairement identifiées. Nous disons alors que ce sont des machines à états **finis**.

## Les machines à états

### Les machines à états

- Une machine à états est construite de quatre éléments de base
  - Z Des états
  - Z Des événements
  - Z Des transitions
  - Z Des actions

### États

- Un état est une situation stable qui possède une certaine durée pendant laquelle un objet exécute une activité ou attend un événement
- Un état représenté par un cercle dans lequel le nom de l'état est inscrit

## Les machines à états

### Transitions

- Une transition définit la réponse d'un objet à l'arrivée d'un évènement. Elle indique qu'un objet qui se trouve dans un état peut se transiter vers un autre état en exécutant éventuellement certaines activités
- Une transition est représentée par une flèche allant de l'état de départ vers l'état d'arrivée

### Évènements

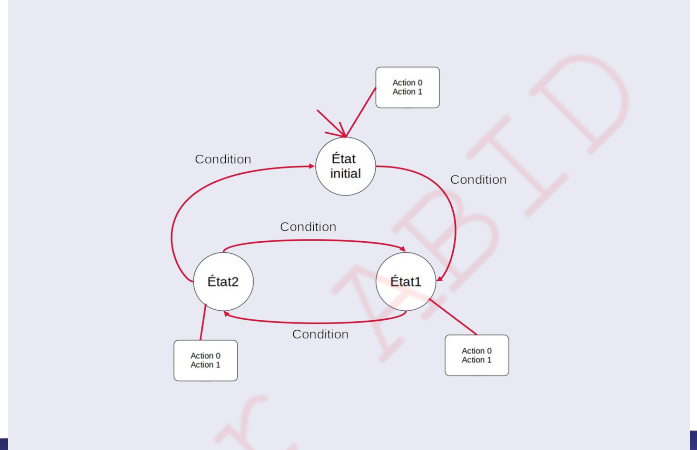
- Un évènement est un fait qui déclenche le changement d'état, qui fait donc passer un objet d'un état à un autre état
- Un évènement se produit à un instant précis et est dépourvu de durée. Quand un évènement est reçu, une transition peut être déclenchée et faire basculer l'objet dans un nouvel état.
- Un évènement est représenté par une expression inscrite sur une transition

### Actions

- Une action consiste à envoyer un signal, à faire appel à une méthode, à affecter une valeur à un attribut, etc.

## Les machines à états

### Représentation graphique d'une machine à états



## Les machines à états

### Traduction d'une machine à états en C++

- Définir un type énumératif
- ```
1 enum State {etatInitial, etat1, etat2, ...};
```
- Définir une variable globale pour mémoriser l'état courant
- ```
1 State etat;
```
- Spécifier dans la fonction `setup()` la valeur initiale de la variable `etat` : l'état initial
- ```
1 etat=etatInitial;
```
- Dans la fonction `loop()`, on spécifie à l'aide d'un `switch` le comportement de la machine à états
- ```
1 switch(etat) {
2 case etatInitial: // Actions de etatInitial
3   if (cond) { // Condition de transition
4     // Actions juste avant la transition
5     etat=etatSuivant;
6   }
7   break;
8 case etat0: ...
9 }
```

## Les machines à états

### Mise en application

- On se propose de réaliser un système d'alarme. Ce système se déclenche suite à l'appui sur un bouton poussoir en activant un signal sonore à partir d'un Buzzer actif. L'alarme se désactive automatiquement après 10 secondes ou suite à l'appui d'un deuxième bouton poussoir.



- Donner le schéma du montage
- La machine à états permettant de modéliser le comportement de ce système
- Réaliser ce système d'alarme

MERCI POUR VOTRE ATTENTION



Questions ?

Chihab Ameer ABID